

รายงานฉบับสมบูรณ์

โครงการวิจัย
เรื่อง

การสังเคราะห์ห้วงจรควบคุม FSMs สำหรับระบบวงจรรวมความเร็วสูง

Synthesis of Worst-Case Independent Finite State Machines (FSMs)
for High Speed VLSI Systems

รหัสโครงการ
F-31-203-18-06

หัวหน้าโครงการ
ดร. ณีฎฐา จินดาเพชร

30 เมษายน พ.ศ. 2549